

	<b>L #</b>	<b>Hits</b>	<b>Search Text</b>	<b>DBs</b>
<b>8</b>	<b>L8</b>	<b>186</b>	<b>6 not 7</b>	<b>USP AT; US-P GPU B</b>
<b>9</b>	<b>L9</b>	<b>27</b>	<b>8 and (offset\$1 stagger\$3)</b>	<b>USP AT; US-P GPU B</b>
<b>10</b>	<b>L10</b>	<b>159</b>	<b>8 not 9</b>	<b>USP AT; US-P GPU B</b>
<b>11</b>	<b>L11</b>	<b>26</b>	<b>10 and plug\$2</b>	<b>USP AT; US-P GPU B</b>
<b>12</b>	<b>L12</b>	<b>133</b>	<b>10 not 11</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hits</b>	<b>Search Text</b>	<b>DBs</b>
<b>1</b>	<b>L1</b>	<b>120</b>	<b>361/791.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>2</b>	<b>L2</b>	<b>10</b>	<b>1 and (symmetr\$4 mirror mirrored)</b>	<b>USP AT; US-P GPU B</b>
<b>3</b>	<b>L3</b>	<b>110</b>	<b>1 not 2</b>	<b>USP AT; US-P GPU B</b>
<b>4</b>	<b>L4</b>	<b>17</b>	<b>3 and (offset\$1 stagger\$3 interstitial\$2)</b>	<b>USP AT; US-P GPU B</b>
<b>5</b>	<b>L5</b>	<b>93</b>	<b>3 not 4</b>	<b>USP AT; US-P GPU B</b>
<b>6</b>	<b>L6</b>	<b>26</b>	<b>5 and plug\$5</b>	<b>USP AT; US-P GPU B</b>
<b>7</b>	<b>L7</b>	<b>26</b>	<b>6 not (2 4)</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hits</b>	<b>Search Text</b>	<b>DBs</b>
<b>1</b>	<b>L1</b>	<b>2576</b>	<b>(361/736,737,777,784,803).cccls.</b>	<b>USP AT; US-P GPU B</b>
<b>2</b>	<b>L2</b>	<b>2648</b>	<b>(307/9.1,10.1,147).cccls.</b>	<b>USP AT; US-P GPU B</b>
<b>3</b>	<b>L3</b>	<b>462</b>	<b>(180/321,322,333).cccls.</b>	<b>USP AT; US-P GPU B</b>
<b>4</b>	<b>L4</b>	<b>1454</b>	<b>200/5R.cccls.</b>	<b>USP AT; US-P GPU B</b>
<b>5</b>	<b>L5</b>	<b>7108</b>	<b>1 2 3 4</b>	<b>USP AT; US-P GPU B</b>
<b>6</b>	<b>L6</b>	<b>217</b>	<b>5 and @pd&gt;=20030201</b>	<b>USP AT; US-P GPU B</b>
<b>7</b>	<b>L7</b>	<b>31</b>	<b>6 and (symmetr\$4 mirror mirrored)</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hits</b>	<b>Search Text</b>	<b>DBs</b>
<b>8</b>	<b>L8</b>	<b>67</b>	<b>5 not 7</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hits</b>	<b>Search Text</b>	<b>DBs</b>
<b>1</b>	<b>L1</b>	<b>63</b>	<b>361/781.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>2</b>	<b>L2</b>	<b>4</b>	<b>1 and (symmetr\$4 mirror mirrored)</b>	<b>USP AT; US-P GPU B</b>
<b>3</b>	<b>L3</b>	<b>6</b>	<b>1 and (offset\$4 stagger\$3 interstitial\$2)</b>	<b>USP AT; US-P GPU B</b>
<b>4</b>	<b>L4</b>	<b>53</b>	<b>1 not (2 3)</b>	<b>USP AT; US-P GPU B</b>
<b>5</b>	<b>L5</b>	<b>9</b>	<b>4 and (plug\$2 pluggable)</b>	<b>USP AT; US-P GPU B</b>
<b>6</b>	<b>L6</b>	<b>44</b>	<b>1 not (2 3 5)</b>	<b>USP AT; US-P GPU B</b>